

	PROCESO PARA EL DESARROLLO DE LAS ENSEÑANZAS DE LA FACULTAD DE CIENCIAS DE LA UEx		 FACULTAD DE CIENCIAS [UEx]
	Curso académico: 2026-27	Código: P/CL009_FC_D002	

PLAN DOCENTE DE LA ASIGNATURA

Identificación y características de la asignatura			
Código	500801	Créditos ECTS	6
Denominación (español)	Laboratorio de Electrónica		
Denominación (inglés)	Laboratory of Electronics		
Titulaciones	Grado en Física		
Centro	FACULTAD DE CIENCIAS		
Semestre	7	Carácter	Obligatorio
Módulo	Obligatorio		
Materia	Técnicas Experimentales		
Profesorado			
Nombre	Despacho	Correo-e	
Fernando J. Álvarez Franco	B108	fafranco@unex.es	
Carlos J. García Orellana	B107	cjgarcia@unex.es	
Área de conocimiento	Electrónica		
Departamento	Ingeniería Eléctrica, Electrónica y Automática		
Profesor coordinador (si hay más de uno)	Carlos J. García Orellana		
Competencias			
Básicas			
CB3: Que los estudiantes tengan la capacidad de reunir e interpretar datos relevantes (normalmente dentro de su área de estudio) para emitir juicios que incluyan una reflexión sobre temas relevantes de índole social, científica o ética.			
CB4: Que los estudiantes puedan transmitir información, ideas, problemas y soluciones a un público tanto especializado como no especializado.			
CB5: Que los estudiantes hayan desarrollado aquellas habilidades de aprendizaje necesarias para emprender estudios posteriores con un alto grado de autonomía.			
Generales			
CG1 - Adquirir una experiencia positiva de la Física y mantener una curiosidad intelectual en la disciplina.			
CG4 - Conocer las técnicas y metodologías experimentales propias de la Física.			
CG5 - Saber evaluar los resultados experimentales, contrastarlos con las predicciones del modelo teórico e introducir las modificaciones necesarias en este modelo cuando se observen discrepancias entre ambos.			
CG6 - Saber aplicar los conocimientos adquiridos durante su formación al ejercicio profesional.			
CG8 - Reconocer la dimensión ética de los problemas e investigaciones así como la necesidad de un compromiso ético profesional.			
Transversales			
CT1 - Comunicar los resultados de un trabajo por medio de la elaboración de informes científicos claros y precisos, así como mediante la exposición oral de los mismos.			
CT2 - Trabajar en equipo.			
CT9 - Conocer una segunda lengua extranjera, preferentemente inglés.			

	PROCESO PARA EL DESARROLLO DE LAS ENSEÑANZAS DE LA FACULTAD DE CIENCIAS DE LA UEx		 FACULTAD DE CIENCIAS [UEx]
	Curso académico: 2026-27	Código: P/CL009_FC_D002	

Específicas
CE3 - Identificar los elementos esenciales de una situación física compleja a fin de construir un modelo simplificado que describa con la aproximación necesaria el problema de estudio.
CE4 - Buscar, analizar y sintetizar información propia del campo de la Física, tanto teórica como experimental, así como seleccionar y utilizar las tecnologías de la información y la comunicación más adecuadas en cada situación.
CE5 - Aprender el manejo de instrumentos y técnicas de medida en Física.
CE6 - Adquirir las destrezas experimentales suficientes para planificar, diseñar y realizar experimentos físicos de forma independiente.
CE7 - Ser capaz de desarrollar software utilizando lenguajes de programación y usar paquetes informáticos en una variedad de áreas que incluyan la elaboración de documentos, la búsqueda de información, cálculo numérico y la presentación de datos.
Contenidos
Breve descripción del contenido
Lenguajes de descripción hardware. Microcontroladores. Experimentos en electrónica analógica y digital.
Temario de la asignatura
Denominación del Tema 1: Presentación del Laboratorio de Electrónica (3h) Contenidos del Tema 1: Instrumentación electrónica, equipos de desarrollo y componentes electrónicos. Descripción de actividades prácticas del Tema 1: – Práctica 1: Equipamiento e Instrumentación en el Laboratorio de Electrónica
Denominación del Tema 2: Módulos básicos de la Electrónica Analógica (9 h) Contenidos del Tema 2: Amplificadores, filtros activos y generadores de señal. Descripción de actividades prácticas del Tema 2: – Práctica 2: Diseño de un circuito amplificador – Práctica 3: Diseño con amplificadores operacionales. – Práctica 4: Diseño de osciladores
Denominación del Tema 3: Módulos básicos de la Electrónica Digital (4h) Contenidos del Tema 3: Lógica Combinacional y Secuencial. Memorias Descripción de actividades prácticas del Tema 3: – Práctica 5: Diseño de sistemas digitales con circuitos integrados
Denominación del Tema 4: Diseño con Lógica Programable (24h) Contenidos del Tema 4: Introducción a la lógica programable. El flujo de diseño con lógica programable. Los lenguajes de descripción hardware.

	PROCESO PARA EL DESARROLLO DE LAS ENSEÑANZAS DE LA FACULTAD DE CIENCIAS DE LA UEx		 FACULTAD DE CIENCIAS [UEx]
	Curso académico: 2026-27	Código: P/CL009_FC_D002	

Descripción de actividades prácticas del Tema 4:

- Seminario sobre diseño de lógica programable: flujo de diseño y herramientas
- Práctica 6: Introducción a la lógica programable
- Práctica 7: Implementación de un sistema secuencial de lógica programable
- Práctica 8: Implementación en lógica programable de un sistema basado en memorias
- Prácticas 9 y 10: Diseño e implementación de un sencillo sistema basado en microprocesador

Denominación del Tema 5: Sistemas basados en microprocesador (16h)

Contenidos del Tema 5: Implementación de sistema de control y proceso de señal con microcontroladores. Introducción al IoT.

Descripción de actividades prácticas del Tema 5:

- Seminario sobre sistemas basados en microprocesador: Desarrollo de aplicaciones con microcontroladores (3h)
- Práctica 11: Introducción a los microprocesadores
- Práctica 12: Diseño e implementación en microcontrolador de un sistema secuencial
- Práctica 13: Diseño e implementación de un sistema de IoT

Actividades formativas

Horas de trabajo del alumno/a por tema		Gran grupo	Actividades prácticas				Actividad de seguimiento	No presencial
Tema	Total	GG	CH	L	O	S	TP	EP
1	3	0		3				0
2	18	0		9				9
3	7	1		3				3
4	66	4		16		4		42
5	52	4		9		3		36
Evaluación	4	1		3				0
TOTAL	150	10		43		7		90

GG: Grupo Grande (85 estudiantes).

CH: prácticas clínicas hospitalarias (7 estudiantes)

L: prácticas laboratorio o campo (15 estudiantes)

O: prácticas sala ordenador o laboratorio de idiomas (20 estudiantes)

S: clases problemas o seminarios o casos prácticos (40 estudiantes).

TP: Tutorías Programadas (seguimiento docente, tipo tutorías ECTS).

EP: Estudio personal, trabajos individuales o en grupo, y lectura de bibliografía.

Metodologías docentes

1. Explicación y discusión de los contenidos.
2. Resolución, análisis y discusión de problemas. Realización, exposición y defensa de trabajos/proyectos.
3. Actividades experimentales como prácticas en laboratorios, aulas de informática y trabajos de campo.

	PROCESO PARA EL DESARROLLO DE LAS ENSEÑANZAS DE LA FACULTAD DE CIENCIAS DE LA UEx		 FACULTAD DE CIENCIAS [UEx]
	Curso académico: 2026-27	Código: P/CL009_FC_D002	

5. Trabajo autónomo del alumno.

Resultados de aprendizaje

El estudiante debe ser capaz de realizar y analizar experimentos con sistemas electrónicos básicos analógicos y digitales, así como con sistemas basados en lógica programable y sistemas basados en microprocesadores.

Así mismo, el estudiante deberá poder evaluar los resultados de las experiencias y extraer conclusiones de ellos, utilizando los métodos matemáticos y numéricos adecuados y desarrollando los programas de cálculo necesarios.

Deberá poder comunicar los resultados de su trabajo a través de informes científicos, así como mediante la exposición oral de los mismos, utilizando las tecnologías de la información y la comunicación más adecuadas en cada situación.

Sistemas de evaluación

Modelo de Evaluación Continua

Este modelo está basado en dos instrumentos de evaluación que se detallan en la siguiente tabla:

Instrumento de Evaluación		Peso en la evaluación
Sesiones prácticas de laboratorio		30%
Examen final	Teórico	20%
	Práctico	50%

El primero de estos instrumentos consiste en una serie de sesiones prácticas de laboratorio que serán generalmente evaluadas, aunque no siempre, mediante la entrega de dos documentos: un plan de trabajo previo a cada sesión (prelab) y una hoja de discusión de resultados. La asistencia de los alumnos a estas sesiones prácticas, cuyo peso en la evaluación final es del 30%, no se considera obligatoria aunque sí muy recomendable.

El segundo instrumento de evaluación consiste en un examen final sobre todos los contenidos teóricos y prácticos trabajados durante el curso. El peso de dicho examen en la calificación final será del 70%. Este examen constará de dos partes a realizar en dos sesiones distintas:

- Examen teórico: donde se evaluarán por escrito los nuevos contenidos teóricos impartidos en el curso, correspondientes a los temas 3, 5 y 6. Su peso será del 20% en la calificación final.
- Examen práctico: que consistirá en el diseño y análisis de algunos de los sistemas estudiados durante el curso. Su peso será del 50% en la calificación final.

Es necesaria una calificación mínima de 4 sobre 10 en cada uno de los dos instrumentos de evaluación descritos anteriormente para aprobar el curso. En caso de no alcanzar este umbral la calificación final será de SUSPENSO (4.0)

En la **convocatoria extraordinaria** se empleará como único instrumento de evaluación un examen de las mismas características que el propuesto en la convocatoria ordinaria, con un peso total del 80% sobre la calificación final del curso. El 20% restante se obtendrá de la calificación obtenida en las prácticas de laboratorio durante el curso. Al igual que en la convocatoria

	PROCESO PARA EL DESARROLLO DE LAS ENSEÑANZAS DE LA FACULTAD DE CIENCIAS DE LA UEx		 FACULTAD DE CIENCIAS [UEx]
	Curso académico: 2026-27	Código: P/CL009_FC_D002	

ordinaria, **será necesario obtener una calificación mínima de 4 sobre 10 en el examen para aprobar el curso.** En caso de no alcanzar este umbral la calificación final será de SUSPENSO (4.0)

Modelo de evaluación final

Los estudiantes pueden escoger, durante las tres primeras semanas del semestre, un modelo alternativo de evaluación final en lugar del modelo de evaluación continua descrito anteriormente. Este modelo está basado en dos instrumentos de evaluación:

1. Un examen escrito donde se cubrirán todos los conceptos teóricos trabajados durante el curso, con un peso del 20% en la evaluación final.
2. Un examen práctico donde se propondrá el diseño de varios de los sistemas trabajados durante el curso, con un peso del 80% en la evaluación final.

Es necesaria una calificación mínima de 4 sobre 10 en cada uno de los dos instrumentos de evaluación descritos anteriormente para aprobar el curso. En caso de no alcanzar este umbral la calificación final será de SUSPENSO (4.0)

Bibliografía (básica y complementaria)

BÁSICA

- Adel S. Sedra y Kenneth C. Smith. Microelectronics circuits. 6th Ed. Oxford Univ. Press, 2016.
- Allan R. Hambley. Electronics. Prentice Hall, 2nd Edition, 1999.
- Charles H. Roth, Jr. Fundamentals of Logic Design. 7th Ed. Cengage Learning, 2014.
- Herbert Taub. Digital Circuits and Microprocessors, Ed. McGraw-Hill, 1983
- Karen Parnell and Nick Mehta, Programmable Logic Design Quick Start Hand Book, 4th Ed. Xilinx, 2003.
- Thomas L. Floyd. Digital fundamentals, 11th Edition, 2015.
- William Stallings. *Computer Organization and Architecture*. 9th Edition, Pearson 2012.

COMPLEMENTARIA

- Batronix Elektronik. Prog-Express user manual, 2016.
- Gilles Brocard. The LTSpice IV Simulator: manual, methods and applications. Würth Elektronik, 2013.
- Ignacio Del Villar and others. Solved problems in digital electronics. Marcombo, 2018.
- P. Horowitz, W. Hill. *The Art of Electronics (2ª Ed.)*. Cambridge University Press, 1989.
- M. Tooley. *Electronic Circuits. Fundamentals and applications (3ª Ed.)*. Elsevier, 2006
- Pong P. Chu. FPGA Prototyping by Verilog/VHDL Examples, Wiley, 2008.
- Richard E. Haskell and Darrin M. Hanna. Digital design using diligent FPGA boards. LBE Books, 2009

Otros recursos y materiales docentes complementarios